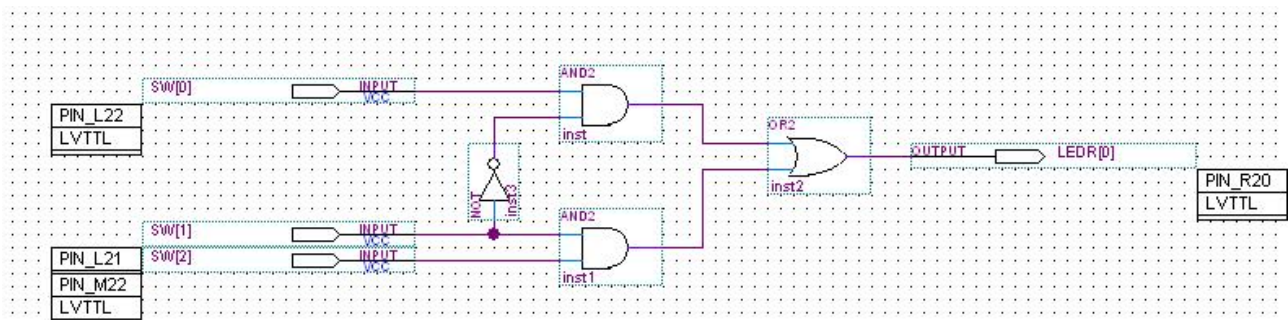


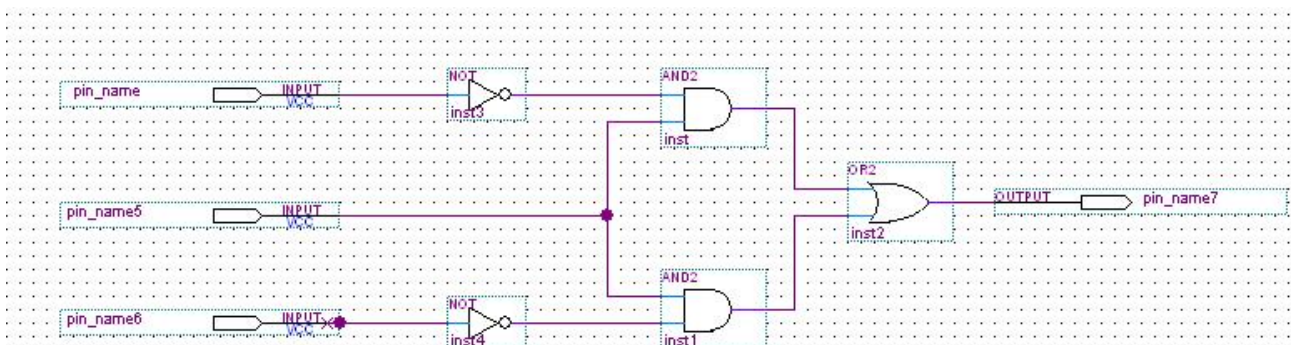
Fpga Øvelser H2

- Tegn diagram af 2-1 mux i QuartusII og:
 - Simulerer det funktionelt!!
 - Lav sandheds tabel for kredsløbet
 - Afprøv det på DE1

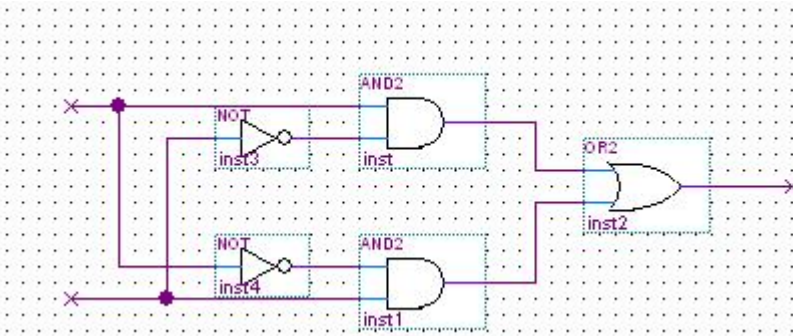


- Konstruere en 4-1mux i QuartusII og:
 - Simulerer det funktionelt!!
 - Lav sandheds tabel for kredsløbet
 - Afprøv det på DE1
 - Hint. 2 stk. inv. 4 stk. And og 1 stk. or 4 indg.

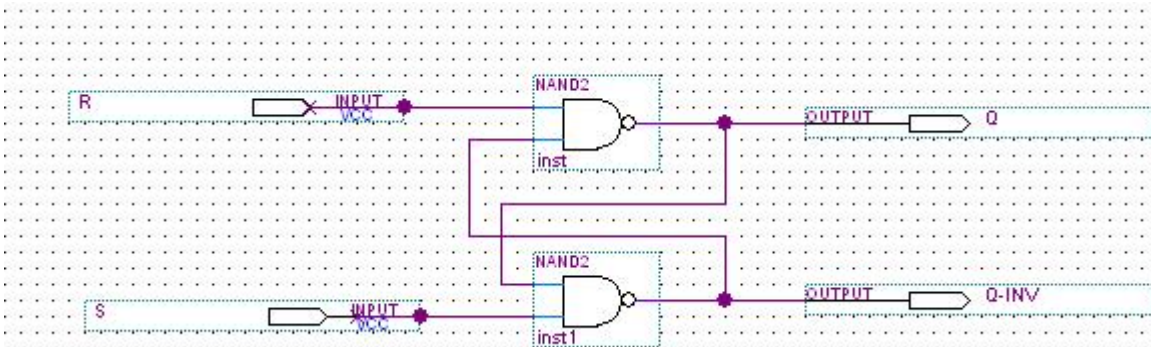
- Tegn diagram alarmkredsløb i QuartusII og:
 - Simulerer det funktionelt!!
 - Lav sandheds tabel for kredsløbet
 - Afprøv det på DE1



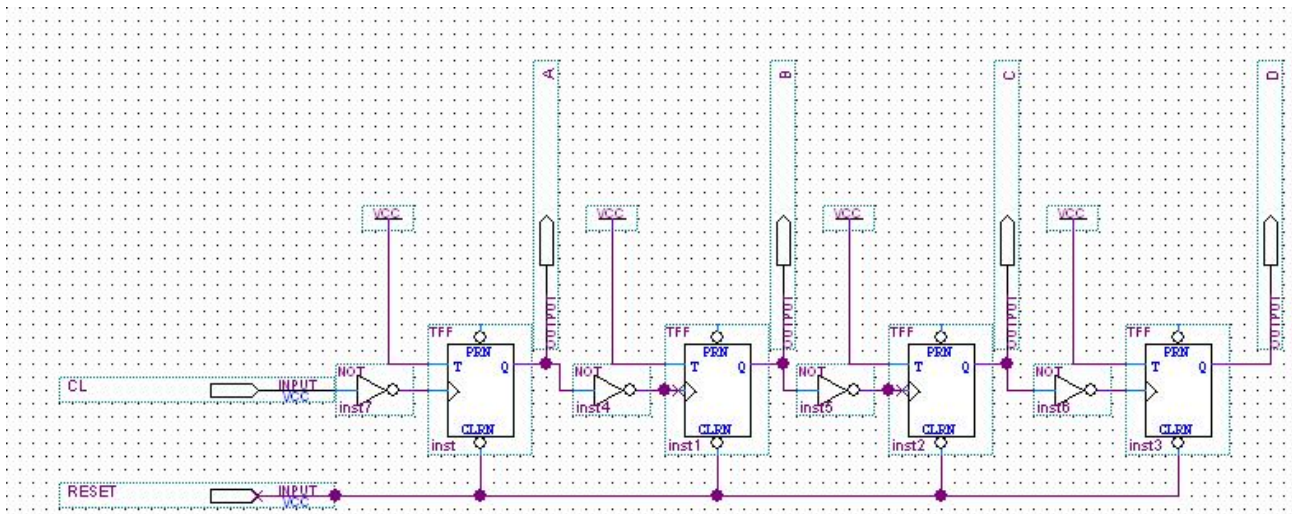
- Tegn diagram i QuartusII og:
 - Simulerer det funktionelt!!
 - Lav sandheds tabel for kredsløbet
 - Afprøv det på DE1
 - Hvilken type kredsløb er det nedenstående?



- Tegn diagram i QuartusII og:
 - Simulerer det funktionelt!!
 - Lav sandheds tabel for kredsløbet
 - Afprøv det på DE1
 - Hvilken type kredsløb er det nedenstående?



- Tegn diagram asynkron tæller i QuartusII og:
 - Simulerer det funktionelt!!
 - Lav sandheds tabel for kredsløbet
 - Afprøv det på DE1
- Der benyttes T-FF kredse!!



- Konstruere en reaktionsmåler:
 - Den må højst tælle til 0,89s
 - Den aktiveres og stoppes ved at trykke på en KEY[x]
 - Den resets ved at trykke på en KEY[x2]
 - På Mars findes der BCD omsætter og 100HZ klok.
- Skriv i VHDL en 2-1 mux
- Skriv i VHDL alarmkredsløbet
- Analysere BCD omsætteren